

ADIC880LP4

V0

性能特点

- 最高频率：2 MHz
- 功能：1 路 PIN 电流驱动
- 输入信号：兼容 TTL
- 输出信号：+ 60 V ~ 0 V
- 输出电流：最大 260 mA
- 封装形式：MLPQ-16L封装

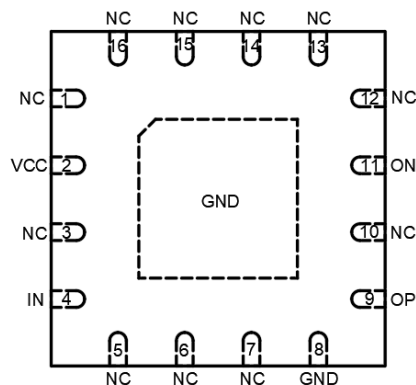
产品简介

ADIC880LP4驱动器采用MLPQ-16L塑封的高压CMOS单路驱动器，输入为TTL/CMOS兼容电压控制，输出为两路互补信号，输出电流最高可达260mA，使用方便，具有高速低功耗特点。本器件适用于驱动各类PIN芯片等。

极限参数

参数	数值
正电源电压VCC	最大 72 V
输入电压Vin	最大 6 V
驱动电流	最大 150mA
输入电流	最大 300mA
工作温度	- 40°C ~ 125°C
存储温度	- 65°C ~ 150°C

引脚定义



俯视透视图

引脚编号	引脚符号	功能描述
2	VCC	50 V 电源电压输入
4	IN	控制电压输入
9	OP	正向通道输出
11	ON	反向通道输出
8	GND	接地
其它	N/C	



关注公众号



ELECTROSTATIC SENSITIVE DEVICE
OBSERVE HANDLING PRECAUTIONS

ADIC880LP4

V0

电性能参数 (T = 25 °C VCC = 60V)

特性	条件说明	最小	典型	最大	单位
电源电压	VCC	16	60	66	V
静态电流	VCC		1	1.5	mA
动态电流 (100 KHz 输入、输出空载)	VCC		2	3	mA
延迟时间 (输出空载)	导通延时		50		ns
	关断延时		50		ns
上升沿	输出空载		5	10	ns
下降沿	输出空载		5	10	ns
输入逻辑电平	逻辑 1	1.17	1.8		V
	逻辑 0		0	0.63	V
输出逻辑电平 (输出空载)	逻辑 1	59.5	60		V
	逻辑 0		0	0.5	V
驱动器PMOS 管压降	IN=High, OP端 抽130mA 电流		1.6V		
驱动器NMOS 管压降	IN=High, ON端 灌260mA 电流		1.0V		
等效开态电阻	PMOS 管		12		Ω
	NMOS 管		4		Ω
最高切换频率	TLL电平			2	MHz
热阻	Θjc		5		°C/W

1. 延迟时间定义为TTL 输入信号的50%至输出信号的50%时间。
2. 上升沿和下降沿定义为输出的10%到90%的时间。
3. 表格中的时域测试结果与驱动器的负载直接相关，表格中数值是在空载下测试。
4. 上表时间参数与负载实际情况相关。
5. 表格中动态电流随切换频率提高而提高。

ADIC880LP4

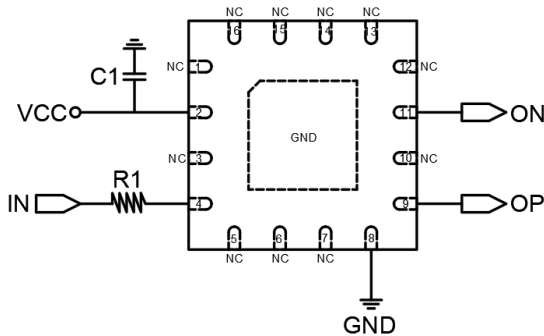
V0

驱动器真值表

输入	输出	
IN	OP	ON
逻辑 1	1	0
逻辑 0	0	1

输入逻辑 0 为 低电平，逻辑 1 为 高电平。输出逻辑 0 为 GND，逻辑 1 为 VCC。

应用电路



注意：

1. 为了确保输入信号特性，建议在逻辑输入端串接100Ω电阻，即 $R1=100\Omega$ （根据应用电流可调）；
2. 由于60V电源端电压较高，为了更好地保护芯片，建议对60V电源脚作如下防护：电源端并联1uF 电容到地，即 $C1=1\mu F$ （注意C1的耐压）；电容C1应尽可能靠近芯片的电源引脚，确保其正端到电源引脚的布线寄生电感小于10nH；
3. 芯片在IN信号切换时，电源引脚的电压波动必须控制在 $\pm 5V$ 以内；
4. 芯片在调压工作模式时，电源引脚的电压变化斜率必须小于 $1V/1\mu s$ ；
5. 上述的电容、电阻、电感值仅供参考，最佳选用值需要根据实际测试情况确定。

外形尺寸

